产品简介

采用英特尔® Stratix® 10 FPGA 的英特尔® 可编程加速卡

简介

这种高性能 FPGA 加速卡可为数据中心提供内联和旁路加速。它扩展了英特尔® 可编程加速卡（英特尔 PAC）产品组合，可针对视频转码和流分析应用提供高达 100 Gbps 的内联高速接口。它能提供 FPGA 加速的卓越性能和多功能性，同时支持面向英特尔® 至强® 处理器的加速堆栈（搭载 FPGA）。该加速堆栈为应用和加速器函数开发人员提供了一个通用开发接口，并且包括驱动程序、应用编程接口（API）和一个 FPGA 接口管理器。加速堆栈与加速库和开发工具共同协作，为开发人员节省了时间，支持他们在多个英特尔® FPGA 平台上重复使用代码。

目标工作负载

- 流分析
- 视频转码
- 金融技术（FinTech）
- 基因组
- 人工智能

主要组件和接口

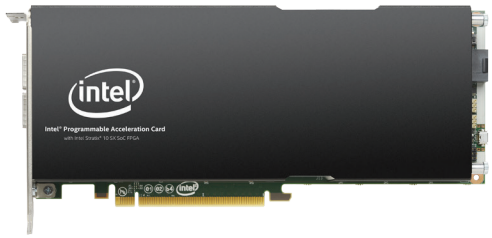
- 英特尔® Stratix® 10 SX FPGA - 1SX280HN2F43E2VG 设备
- 带纠错码（ECC）的 32 GB DDR4 内存条（4 个内存条，2,400 Mbps）
- 2 个四通道小型可插拔（QSFP）接口，接口速度高达 100G
- PCIe Gen3 x16 接口

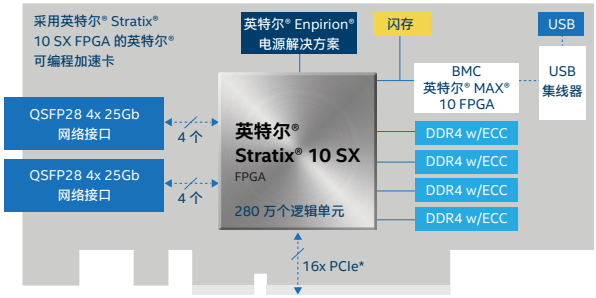
外形

- 标准 PCIe（3/4 长，全高，双插槽）

电路板管理

- 英特尔® MAX® 10 FPGA 基板管理控制器（BMC）
  - 温度和电压读数
  - 平台级数据模型（PLDM）
  - 智能平台管理接口（IPMI 2.0）
- 远程更新 FPGA 闪存和 BMC





电源与散热

- 英特尔® Enpirion® 数字 PowerSoC 模块
- 225W 散热设计功率（TDP）
- 55°C 温度局部环境（TLA）；每分钟 650 直线英尺（LFM）

FPGA 接口管理器

- 面向英特尔® FPGA 的通用开发人员接口
- 根据应用工作负载的加速需求，动态重新配置 FPGA

面向加速功能开发人员的开发工具和库

- 面向 OpenCL™ 应用开发人员的英特尔® Quartus® Prime 软件和英特尔® FPGA SDK
- 开放可编程加速引擎（OPAE）
- 英特尔提供的库
- 能够与应用共同模拟加速功能

上市信息

- 生产可编程加速卡将于 2019 年上半年由指定原始设备制造商（OEM）销售
- 如有任何问题，请联系英特尔销售代表

更多信息

- www.intel.com/stratix10sxpac

此处提供的所有信息如有更改，恕不另行通知。请联系您的英特尔代表，了解最新的英特尔产品规格和路线图。

英特尔技术的特性和优势取决于系统配置、硬件、软件和服务。没有任何计算机系统能保证绝对安全。如欲了解更多信息，请访问：www.intel.cn
OpenCL 和 OpenCL 标识是苹果公司的商标，需获得 Khronos 的许可方能使用。

英特尔、英特尔标识、Intel Inside 标记和标识、Intel.Experience What's Inside 标记和标识、Altera、Arria、Enpirion、英特尔、英特尔酷睿、英特尔至强、MAX、Nios、Quartus 和 Stratix 是英特尔公司在美国和/或其他国家的商标。

*其他的名称和品牌可能是其他所有者的资产。

© 2018 英特尔公司版权所有。

ss-1088-1.0